

# PRODUCCIÓN

---

## TELECOMUNICACIONES

**2013-2017**

Naredo Villagrán, José Luis Alejandro \*\*

Ortega Cisneros, Susana \*\*

PARRA MICHEL, RAMÓN

SHKVARKO, YURIY\*

Siller González Pico, Mario Ángel \*\*

TORRES ROMÁN, DENI LIBRADO

\*Profesor adscrito al programa y LGAC hasta el 20 de Agosto del 2016.

\*\* Profesores que se integraron a la LGAC en Diciembre del 2016.

Producción	
1. Artículos	135
2. Capítulos publicados	2
3. Notas periodísticas	11
4. Desarrollo tecnológico	62
5. Libros	1
6. Patentes	0
7 Reporte Técnico	11
8. Participación de congresos	46
9. Reseñas	0

## 1. Artículos

Profesor	Tipo Artículo	Año	Nombre artículo	Publicado en	Estudiante	Graduado
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	Revistas Indizadas	2013	COMPARACIÓN DE TÉCNICAS DE AJUSTE RACIONAL USADAS PARA LA SÍNTESIS DE MODELOS DINÁMICOS DE SISTEMAS DE TRANSMISIÓN DE POTENCIA ELÉCTRICA. ISBN: 978-959-261-437-6	ALTAE 2013, Congreso Internacional de Alta Tensión y Aislamiento Eléctrico		
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	Revistas Indizadas	2013	<a href="#">CROSSTALK CANCELLATION ON HIGH-SPEED INTERCONNECTS THROUGH A MIMO LINEAR PRECODING . ISSN. 0018-9480</a>	IEEE Transactions on Microwave Theory and Techniques		
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	Memorias de congresos	2013	<a href="#">ON THE INCLUSION OF NONLINEAR CONDITIONS IN NUMERICAL LAPLACE TRANSFORM ANALYSIS</a>	Proceedings of the 10th International Conference on Power System Transients, IPST2013	Cipriano Villanueva Pardo 2011-2015	
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	Revistas Indizadas	2013	SIMULACIÓN RÁPIDA Y PRECISA DE LA DINÁMICA DE UN SISTEMA DE POTENCIA MEDIANTE EL USO DE TÉCNICAS DE MULTIRRESOLUCIÓN Y DE PROCESAMIENTO EN PARALELO. ISBN: 978-959-261-437-6	ALTAE 2013, Congreso Internacional de Alta Tensión y Aislamiento Eléctrico		
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	Revistas Indizadas	2014	<a href="#">Digital filter realizations of a phase domain transmission line model for electromagnetic transient analysis</a>	IEEE Proceedings of the North American Power Symposium, NAPS 2014	Martín Gerardo Vega Grijalva 2014-2017	
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	Revistas Indizadas	2014	<a href="#">Poly-phase filter-bank realization for the simulation of electric-network transients</a>	IEEE Proceedings of the 11th Conference on Electrical Engineering, Computing Science and Automatic Control	Jean René Zuluaga Duque 2015-2018	
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	Revistas Indizadas	2014	<a href="#">Wavelet and multi-rate analysis for the simulation of electromagnetic transients in power systems</a>	IEEE Proceedings of the North American Power Symposium, NAPS 2014	Jean René Zuluaga Duque 2015-2018	
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	Revistas Indizadas	2015	<a href="#">A Numerical Investigation of a Series Solution for Calculating Zg of Underground Power Cables</a>	Proceedings of the 11th International Conference on Power Systems Transients, IPST¿2015		
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	Revistas Indizadas	2015	<a href="#">Accuracy Assessment of a Phase Domain Line Model</a>	Proceedings of the 11th International Conference on Power System Transients	Martín Gerardo Vega Grijalva 2014-2017	

Profesor	Tipo Artículo	Año	Nombre artículo	Publicado en	Estudiante	Graduado
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	Revistas Indizadas	2015	<a href="#">Analysis of the Influence of LPG Density on the Performance of a Centrifugal Pump-Impeller Through CFD Analysis</a>	Proceedings of the SPE Latin American and Caribbean Petroleum Engineering Conference, LACPEC 15		
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	Revistas Indizadas	2015	<a href="#">Enhancing the Accuracy of Rational Function-Based Models Using Optimization</a>	Electric Power Systems Research	Eduardo Salvador Bañuelos Cabral 2012-2015 / José Gerardo García Sánchez 2013-2017 / Julian Sotelo Castañón 2012-2015 / Verónica Adriana Galván Sánchez 2011-2015	
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	Revistas Indizadas	2015	<a href="#">Identificación de parámetros con métodos numéricos para el modelado de sistemas eléctricos con dependencia frecuencial ISSN:1815-5901.</a>	Ingeniería Energética	Eduardo Salvador Bañuelos Cabral 2012-2015 / José Gerardo García Sánchez 2013-2017 / Julian Sotelo Castañón 2012-2015 / Verónica Adriana Galván Sánchez 2011-2015	
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	Revistas Indizadas	2015	<a href="#">On the Accuracy of the Phase-Domain Model for EMT Analysis of Transmission Lines and Cables</a>	IEEE Proceedings of the Power & Energy Society General Meeting 2015, PES'15	Martín Gerardo Vega Grijalva 2014-2017	
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	Revistas Indizadas	2015	<a href="#">Phase-Domain Line/Cable Model Through Second-Order Blocks ISSN: 0885-8977</a>	, IEEE Transactions on Power Delivery		
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2013	<a href="#">A SIMPLE DE-EMBEDDING METHOD FOR ON-WAFER RF CMOS FET USING TWO MICROSTRIP LINES (ISSN: 0035-001X)</a>	Revista Mexicana de Física, (ISSN: 0035-001X)	H.J Saavedra	
ORTEGA CISNEROS SUSANA	Revistas Arbitradas	2013	ANALISIS, MODELADO Y SIMULACION DEL RUIDO FLICKER EN TRANSISTORES MOS. (ISSN 0188-6266)	Acta Universitaria, Universidad de Guanajuato. ISSN 0188-6266		
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2013	ANALYSIS, OPTIMIZATION AND SIMULATION USING ANSYS WORKBENCH OF A CAPACITIVE MEMS MICROPHONE WITH SURFACE MICROMACHINING TECHNOLOGY	1er Congreso Iberoamericano de Instrumentación y Ciencias Aplicadas CIICA (SOMI XXVIII)		
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2013	ARQUITECTURA DUAL CORE EMPLEANDO MICROBLAZE PARA EL PROCESAMIENTO DE IMAGENES DE LA CAMARA DVS128. (ISBN: 978-607-28-0126-4)	IX Semana Nacional de Ingeniería Electronica. (ISBN: 978-607-28-0126-4)		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2013	DESIGN AND IMPLEMENTATION OF A DELTA TYPE PARALLEL ROBOT	IEEE-CinvesROB 2013. 1ER. Robotic Workshop.		

Profesor	Tipo Artículo	Año	Nombre artículo	Publicado en	Estudiante	Graduado
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2013	<a href="#">DESIGN OF CAPACITIVE MEMS TRANSVERSE-COMB ACCELEROMETERS WITH TEST HARDWARE (ISSN:1665-3521)</a>	Revista de Superficies y Vacío (ISSN:1665-3521)	<i>Ibarra Villegas Francisco</i>	
ORTEGA CISNEROS SUSANA	Memorias de congresos	2013	DISEÑO Y ANÁLISIS DE MICROFONOS MEMS CAPACITIVOS CON DIAFRAGMAS SOPORTADOS POR RESORTES	1er Congreso Iberoamericano de Instrumentación y Ciencias Aplicadas CIICA (SOMI XXVIII)		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2013	DISEÑO E IMPLEMENTACION DE UNA TARJETA DE EVALUACION PEDAGOGICA PARA DISPOSITIVOS RECONFIGURABLES	1er Congreso Iberoamericano de Instrumentación y Ciencias Aplicadas CIICA (SOMI XXVIII)		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2013	<a href="#">EVENT-BASED IMAGE PROCESSING USING A NEUROMORPHIC VISION SENSOR</a>	Power, Electronics and Computing (ROPEC) IEEE International Autumn		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2013	<a href="#">FPGA ELECTRONIC BOARD AND TEST BENCH FOR UNMANNED AERIAL VEHICLES</a>	1er. Congreso Internacional y 3er. Congreso Nacional de Ciencia y Tecnología Aeroespacial		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2013	FPGA IMPLEMENTATION OF A HARDWARE ACCELERATOR TO APPLY IMAGE EQUALIZATION ALGORITHM	1er Congreso Iberoamericano de Instrumentación y Ciencias Aplicadas CIICA (SOMI XXVIII)		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2013	HARMONIC ANALYSIS OF MEMS STRUCTURES TO IDENTIFY THE FREQUENCY RESPONSE ORIENTED TO ACOUSTIC APPLICATIONS	VI International Conference on Surfaces, Materials and Vacuum, [MEMS-321]		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2013	<a href="#">HW / SW CO-DESIGN OF A SPECIFIC ACCELERATOR FOR ROBOTIC COMPUTER VISION</a>	EEE-CinvesROB 2013. 1ER. Robotic Workshop.	<i>Adrian Pedroza</i>	
ORTEGA CISNEROS SUSANA	Memorias de congresos	2013	IMPLEMENTACION EN HARDWARE RECONFIGURABLE DE DOS ARQUITECTURAS PARA ECUALIZADORES DE IMAGENES EN NIVELES DE GRIS	1er Congreso Iberoamericano de Instrumentación y Ciencias Aplicadas CIICA (SOMI XXVIII)		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2013	MEMS-BASED ENERGY HARVESTERS: A REVIEW	VI International Conference on Surfaces, Materials and Vacuum, [MEMS-159]		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2013	PROFILING NETWORKS ON-CHIP PERFORMANCE WITH A SOFTWARE SIMULATOR	1er Congreso Iberoamericano de Instrumentación y Ciencias Aplicadas CIICA (SOMI XXVIII)		
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2014	<a href="#">A DIGITAL PREDISTORTION TECHNIQUE BASED ON A NARX NETWORK TO LINEARIZE GAN CLASS F POWER AMPLIFIERS. (ISBN: 978-1-4 799-4133-9).</a>	2014 IEEE 57th International Midwest Symposium on Circuits and Systems, MWSCAS. ISBN: 978-1-4 799-4133-9).	<i>Lina Aguilar, Alberto García</i>	

Profesor	Tipo Artículo	Año	Nombre artículo	Publicado en	Estudiante	Graduado
ORTEGA CISNEROS SUSANA	Memorias de congresos	2014	<a href="#">A HARDWARE IMPLEMENTATION OF A UNIT FOR GEOMETRIC ALGEBRA OPERATIONS WITH PARALLEL MEMORY ARRAYS.</a>	23rd ACM/SIGDA International Symposium on Field-Programmable Gate Arrays	<i>Gerardo Soria, Adrian Pedroza</i>	
ORTEGA CISNEROS SUSANA	Memorias de congresos	2014	ACELERADOR RECONFIGURABLE PARA PROCESAMIENTO DE ALGORITMOS EN PARALELO.	XIII Jornadas de Computación Reconfigurables y Aplicaciones JCRA 2014, Dentro Jornadas de la Sociedad de Arquitectura y Tecnología de Computadores		
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2014	<a href="#">CHARACTERIZATION TECHNIQUE TO IMPLEMENT SELF-TIMED CELLS FOR VLSI DESIGN BLOCKS (ISBN: 978-1-4799-6228-0)</a>	11th International Conference on Electrical Engineering, Computing Science and Automatic Control (CCE), (ISBN: 978-1-4799-6228-0)		
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2014	<a href="#">DISCRETE-TIME MODELING AND CONTROL OF A BOOST CONVERTER BY MEANS OF A VARIATIONAL INTEGRATOR AND SLIDING MODES (ISSN: 0016-0032)</a>	Journal of the Franklin Institute, Elsevier. (ISSN: 0016-0032)		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2014	DISEÑO E IMPLEMENTACIÓN DE INSTRUMENTACIÓN PARA LABORATORIO DE USO PEDAGOGICO.	XXIX Congreso de Instrumentacion, SOMI		
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2014	DISEÑO E IMPLEMENTACIÓN EN FPGA DE UNA UNIDAD DE CÁLCULO PARA POSICIONAMIENTO ANGULAR DE UN UAV (QUADCOPTER). (ISBN:978-84-697-0971-9).	XIV Jornadas de Computación Reconfigurables y Aplicaciones, JCRA 2014. Valladolid, España. (ISBN:978-84-697-0971-9).		
ORTEGA CISNEROS SUSANA	Revistas Arbitradas	2014	<a href="#">FPGA IMPLEMENTATION OF A NARX NETWORK FOR MODELING NONLINEAR SYSTEMS (ISSN:0302-9743)</a>	Lecture Notes in Computer Science (ISSN:0302-9743)	<i>Juan Rentería, Lina Aguilar</i>	
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2014	<a href="#">HARDWARE AND SOFTWARE CO-DESIGN: AN ARCHITECTURE PROPOSAL FOR A NETWORK ON-CHIP SWITCH, BASED ON BUFFERLESS DATA FLOW (ISSN: 1665-6423)</a>	Journal of Applied Research and Technology JART. ISSN: 1665-6423		
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2014	HARDWARE/SOFTWARE CO-DESIGN FOR ACCELERATION OF IMAGE PROCESSING USING FPGA. (ISBN 978-1-4799-6848-0)	IX Southern Conference on Programmable Logic, SPL. (ISBN 978-1-4799-6848-0)		
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2014	IMPLEMENTACIÓN EN FPGA DE UN AUTÓMATA CELULAR PARA OPERACIONES MORFOLÓGICAS EN IMÁGENES BINARIAS.	Avances en Tecnologías de la Información, Mecatronica y Tecnología de los Materiales (CONNAI)		
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2014	<a href="#">IMPLEMENTATION OF A NARX NEURAL NETWORK IN A FPGA FOR MODELING THE INVERSE CHARACTERISTICS OF POWER AMPLIFIERS. (ISBN: 978-1-4 799-4133-9).</a>	2014 IEEE 57th International Midwest Symposium on Circuits and Systems, MWSCAS. (ISBN: 978-1-4 799-4133-9).	<i>Juan Antonio Renteria, Lina Aguilar</i>	

Profesor	Tipo Artículo	Año	Nombre artículo	Publicado en	Estudiante	Graduado
ORTEGA CISNEROS SUSANA	Memorias de congresos	2014	IMPLEMENTATION OF A SPIKING DIGITAL NEURON IN RECONFIGURABLE HARDWARE. (ISBN: 978-84-697-0971-9).	XIV Jornadas de Computación Reconfigurables y Aplicaciones, JCRA 2014, Valladolid, España. (ISBN: 978-84-697-0971-9).		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2014	LIM REAL TIME TRANSIENTS SIMULATION ON FPGA. (ISBN:978-84-697-0971-9)	XIV Jornadas de Computación Reconfigurables y Aplicaciones, JCRA 2014, Valladolid, España. (ISBN:978-84-697-0971-9)		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2014	PROPOSAL FOR A MEMS DEVICES ARRAY TO EMULATE THE BEHAVIOR OF A HUMAN COCHLEA.	VII International Conference on Surfaces, Materials and Vacuum		
ORTEGA CISNEROS SUSANA	Revistas Arbitradas	2014	<a href="#">REAL TIME HARDWARE ACCELERATOR FOR IMAGE FILTERING (ISSN:0302-9743)</a>	Lecture Notes in Computer Science (ISSN:0302-9743)	<i>Miguel Carrazco, Adrian Pedroza,</i>	
ORTEGA CISNEROS SUSANA	Memorias de congresos	2014	<a href="#">SILICON-BASED PASSIVE INDUCTORS. (ISBN:978-1-4799-5683-8)</a>	XVI IEEE Autumn Meeting of Power, Electronics and Computer Science ROPEC 2014 INTERNACIONAL. (ISBN:978-1-4799-5683-8)	<i>Edgardo Ortega, Oralia Nolasco</i>	
ORTEGA CISNEROS SUSANA	Memorias de congresos	2014	<a href="#">SPACE-TIME AER PROTOCOL RECEIVER ASYNCHRONOUSLY CONTROLLED ON FPGA (ISBN: 978-1-4799-6228-0)</a>	11th International Conference on Electrical Engineering, Computing Science and Automatic Control (CCE), (ISBN:978-1-4799-6228-0)		
ORTEGA CISNEROS SUSANA	Revistas Arbitradas	2015	<a href="#">Analysis of MEMS structures to identify their frequency response oriented to acoustic applications. ISSN 1665-3521</a>	Superficies y vacío. ISSN 1665-3521	<i>Ibarra Villegas Francisco</i>	
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2015	<a href="#">APPLICATION OF THE NARX NEURAL NETWORK AS A DIGITAL PREDISTORTION TECHNIQUE FOR LINEARIZING MICROWAVE POWER AMPLIFIERS. JCR Impact Factor 2015: 0.568, DOI 10.1002/mop, Online ISSN: 1098-2760, ISSN: 0895-2477</a>	Microwave and optical technology letters. JCR Impact Factor 2015: 0.568, Online ISSN: 1098-2760, ISSN: 0895-2477	<i>Lina Aguilar</i>	
ORTEGA CISNEROS SUSANA	Revistas Arbitradas	2015	<a href="#">Characterization and synthesis of a 32-bit asynchronous microprocessor in synchronous reconfigurable devices.ISSN: 1665-6423.</a>	Journal of Applied Research and Technology JART. Vol. 13, 2015: ISSN: 1665-6423.	<i>Adrian Pedroza</i>	
ORTEGA CISNEROS SUSANA	Memorias de congresos	2015	FPGA implementation of a geometric voting scheme for the extraction of geometric entities from images. ISBN:978-84-606-9982-8.	Applied Geometric Algebra in Computer Science and Engineering 2015 (AGACSE 2015). ISBN:978-84-606-9982-8.		
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2015	<a href="#">FPGA-BASED STARTUP FOR AC ELECTRIC DRIVES: APPLICATION TO A GREENHOUSE VENTILATION SYSTEM, ISSN: 0166-3615, JCR Impact Factor@2015: 1.287</a>	Computers in Industry. Elsevier,ISSN: 0166-3615, JCR Impact Factor@2015: 1.287		

Profesor	Tipo Artículo	Año	Nombre artículo	Publicado en	Estudiante	Graduado
ORTEGA CISNEROS SUSANA	Revistas Arbitradas	2015	<a href="#">HW/SW Co-Design of a Specific Accelerator for Robotic Computer Vision. ISSN 2007-9737</a>	Computación y Sistemas. ISSN 2007-9737	<i>Adrian Pedroza</i>	
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2015	<a href="#">ROBUST CONTROL OF THE AIR TO FUEL RATIO IN SPARK IGNITION ENGINES WITH DELAYED MEASUREMENTS FROM A UEGO SENSOR. ISSN: 1024-123X (Print), ISSN: 1563-5147. JCR Impact Factor@2015: 0.762.</a>	Mathematical Problems in Engineering. ISSN: 1024-123X (Print), ISSN: 1563-5147. JCR Impact Factor@2015: 0.762.		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2016	<a href="#">A Novel Configurable FPGA Architecture for Hardware Implementation of Multilayer Feedforward Neural</a>	46th European Microwave Conference	<i>J. A. Rentería, Caín Pérez, Lina Aguilar</i>	
ORTEGA CISNEROS SUSANA	Memorias de congresos	2016	<a href="#">Analysis of an OTA/Output Stage for a SC Integrator in a Hybrid <math>\Sigma\Delta</math> Modulator</a>	Congreso bienal de la sección argentina del IEEE, ARGENCON 2016	<i>Daniel Calderón, J. G. García</i>	
ORTEGA CISNEROS SUSANA	Memorias de congresos	2016	<a href="#">Architecture design to optimize multipliers in FPGAs based on Maya multiplying method</a>	2016 IEEE Central America and Panama Student Conference (CONESCAP)		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2016	<a href="#">Design and Implementation of a Module to Obtain a Lagrange Interpolating Polynomial in a FPGA</a>	2016 IEEE Central America and Panama Student Conference (CONESCAPAN)		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2016	JORNADAS DE COMPUTACION EMPOTRADA Y RECONFIGURABLE (JCER2016)	Plataforma de Verificación para Circuitos Digitales basada en Dispositivos Reconfigurables		
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2017	<a href="#">A Novel Sliding Mode Control Scheme for a PMSG-Based Variable Speed Wind Energy Conversion System</a>	Energies		
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2017	<a href="#">American sign language alphabet recognition using a neuromorphic sensor and an artificial neural network</a>	Sensors (Switzerland)	<i>Miguel Acosta</i>	
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2017	<a href="#">Conformal Geometric Algebra Voting Scheme Implemented in Reconfigurable Devices for Geometric Entities Extraction</a>	IEEE Transactions on Industrial Electronics	<i>Gerardo Soria, Gerardo Altamirano</i>	
ORTEGA CISNEROS SUSANA	Memorias de congresos	2017	<a href="#">Discrete time Field Oriented Control for Induction Motors</a>	The 20th World Congress of the International Federation of Automatic Control IFAC 2017 World Congress	<i>Ivan Dueñas</i>	
ORTEGA CISNEROS SUSANA	Memorias de congresos	2017	Diseño de red neuronal configurable y matriz Hk para implementación de filtro de Kalman extendido en	1er Coloquio en Electrónica Analógica y Digital		
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2017	<a href="#">FPGA Implementation of a Geometric Voting Scheme for the Extraction of Geometric Entities from Images</a>	Advances in Applied Clifford Algebras	<i>Gerardo Soria, Gerardo Altamirano</i>	
ORTEGA CISNEROS SUSANA	Memorias de congresos	2017	Identification of the Morphological Defects Present in the Pattern of Spermatozoa Using a Reconfigur	2017 IEEE International Autumn Meeting on Power, Electronics and Computing (ROPEC 2017)		

Profesor	Tipo Artículo	Año	Nombre artículo	Publicado en	Estudiante	Graduado
ORTEGA CISNEROS SUSANA	Memorias de congresos	2017	Implementación de operaciones basadas en algebra geométrica con GPUs	1er Coloquio en Electrónica Analógica y Digital		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2017	Implementación de una Red Neuronal Convolutiva para la clasificación de imágenes	1er Coloquio en Electrónica Analógica y Digital		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2017	Implementación en un Circuito Reconfigurable de un Algoritmo de Control Discreto Orientado al Campo	1er Coloquio en Electrónica Analógica y Digital (COLEAD 2017)		
ORTEGA CISNEROS SUSANA	Revistas Indizadas	2017	<a href="#">Implementation of SoC Based Real-Time Electromagnetic Transient Simulator</a>	Mathematical Problems in Engineering	<i>Herrera Leandro</i>	
ORTEGA CISNEROS SUSANA	Memorias de congresos	2017	Interfaz de comunicación para una red de interconexión de terminales configurable de múltiples usos	1er Coloquio en Electrónica Analógica y Digital		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2017	Modelado en HDL de una red de interconexión de terminales flexible y configurable de múltiples usos	1er Coloquio en Electrónica Analógica y Digital		
ORTEGA CISNEROS SUSANA	Memorias de congresos	2017	Utilización de una retina neuromórfica en un sistema de posicionamiento para un objeto bajo influenc	1er Coloquio en Electrónica Analógica y Digital		
PARRA MICHEL RAMON	Memorias de congresos	2013	<a href="#">A SDR ARCHITECTURE BASED ON FPGA FOR MULTI-STANDARD TRANSMITTER</a>	Proceedings of the IEEE Reconfig 2013	<i>E.Romero Aguirrre</i>	
PARRA MICHEL RAMON	Revistas Indizadas	2013	<a href="#">CROSSTALK CANCELLATION ON HIGH-SPEED INTERCONNECTS THROUGH A MIMO LINEAR PRECODING. ISSN: 0018-9480</a>	IEEE Transactions on Microwave Theory and Techniques	<i>L. Pizano Escalante</i>	
PARRA MICHEL RAMON	Revistas Indizadas	2013	<a href="#">ESTIMATION OF FAST TIME-VARYING CHANNELS IN OFDM SYSTEMS USING TWO-DIMENSIONAL PROLATES, ISSN: 1536-1276</a>	IEEE Transactions on Wireless Communications	<i>Fernando Peña-Campos</i>	
PARRA MICHEL RAMON	Memorias de congresos	2013	<a href="#">FAST FIXED-POINT DIVIDER BASED ON NEWTON RAPHSON METHOD AND PIECEWISE POLYNOMIAL APPROXIMATION</a>	Proceedings of the IEEE Reconfig 2013	<i>L. Pizano Escalante</i>	
PARRA MICHEL RAMON	Revistas Indizadas	2013	<a href="#">FREQUENCY-SELECTIVE JOINT TX/RX I/Q IMBALANCE ESTIMATION USING GOLAY COMPLEMENTARY SEQUENCES, ISSN: 1536-1276</a>	IEEE Transactions on Wireless Communications	<i>R. Rodriguez Avila</i>	
PARRA MICHEL RAMON	Revistas Indizadas	2013	<a href="#">FULL HARDWARE ARCHITECTURES FOR DATA-DEPENDENT SUPERIMPOSED TRAINING CHANNEL ESTIMATION, ISSN: 1939-8018</a>	Journal of Signal Processing Systems	<i>E.Romero Aguirrre</i>	
PARRA MICHEL RAMON	Revistas Indizadas	2013	<a href="#">HIGH PAYLOAD DATA-HIDING IN AUDIO SIGNALS BASED ON A MODIFIED OFDM APPROACH, ISSN: 0957-4174.</a>	Expert Systems with Applications		



Profesor	Tipo Artículo	Año	Nombre artículo	Publicado en	Estudiante	Graduado
PARRA MICHEL RAMON	Memorias de congresos	2013	<a href="#">NOC-BASED HARDWARE FUNCTION LIBRARIES FOR RUNNING MULTIPLE DSP ALGORITHMS</a>	Proceedings of the IEEE Reconfig 2013	<i>B.I. Gea Garcia, J.L. Vazquez Avila, R. Sandoval Arechiga</i>	
PARRA MICHEL RAMON	Memorias de congresos	2013	<a href="#">PARALLEL AND CONFIGURABLE TURBO DECODER IMPLEMENTATION FOR 3GPP-LTE</a>	Proceedings of the IEEE Reconfig 2013	<i>C. Yllescas Lennin</i>	
PARRA MICHEL RAMON	Revistas Indizadas	2014	<a href="#">A FREQUENCY-SELECTIVE I/Q IMBALANCE ANALYSIS TECHNIQUE. ISSN: 1536-1276</a>	IEEE Transactions on Wireless Communications	<i>R. Rodriguez Avila</i>	
PARRA MICHEL RAMON	Memorias de congresos	2014	<a href="#">An FPGA-based all-digital 802.11b &amp; 802.15.4 receiver for the Software Defined Radio Paradigm</a>		<i>C. Yllescas Lennin</i>	
PARRA MICHEL RAMON	Memorias de congresos	2014	<a href="#">Multiuser MIMO Downlink Transmission Using Spatial Modulation</a>			
PARRA MICHEL RAMON	Memorias de congresos	2015	<a href="#">¿How does the Opportunistic MAC Protocol exploit the Multi-packet Reception Capability in WLANs?</a>		<i>Victor Sandoval Curmina</i>	
PARRA MICHEL RAMON	Memorias de congresos	2015	<a href="#">A Fast Discrete Event Simulation Model for Queueing Network Systems</a>		<i>JL Vázquez Avila, R. Sandoval Arechiga</i>	
PARRA MICHEL RAMON	Revistas Indizadas	2015	<a href="#">A reconfigurable hardware architecture for the simulation of Rayleigh fading channels under arbitrary scattering conditions. ISSN: 1434-8411.</a>	AEU-International Journal of Electronics and Communications	<i>J. Vazquez Castillo, L. Vela García</i>	
PARRA MICHEL RAMON	Revistas Indizadas	2015	<a href="#">Fast bit-accurate reciprocal square root. ISSN: 0141-9331</a>	Microprocessors and Microsystems	<i>L. Pizano Escalente, J. Vazquez Castillo</i>	
PARRA MICHEL RAMON	Memorias de congresos	2015	<a href="#">Multi-Round Transmission Protocol with Multipacket Reception for Multirate IEEE802.11 WLANs</a>		<i>Victor Sandoval Curmina</i>	
PARRA MICHEL RAMON	Revistas Indizadas	2015	<a href="#">Multiuser MIMO Downlink Transmission using Spatial Modulation. ISSN: 1548-0992.</a>	IEEE Latin America Transactions		
PARRA MICHEL RAMON	Memorias de congresos	2015	<a href="#">Reconfigurable Architecture based on FPGA for OFDM Transmitter</a>		<i>L. Orozco Galvan, E. Romero Aguirre</i>	
PARRA MICHEL RAMON	Memorias de congresos	2015	<a href="#">Shifting the Network-on-Chip Paradigm Towards a Software Defined Network Architecture</a>		<i>R. Sandoval-Arechiga, JL Vázquez Avila</i>	
PARRA MICHEL RAMON		2015	<a href="#">Unconventional signal processing architecture for reconfigurable on-chip communication systems</a>		<i>JL Vázquez Avila, R. Sandoval Arechiga, B.I. Gea García</i>	
PARRA MICHEL RAMON	Revistas Indizadas	2016	<a href="#">A low complexity multi-carrier system over doubly selective channels using virtual-trajectories receiver ISSN: 1536-1276</a>	IEEE Transactions on Wireless Communications	<i>Fernando Peña-Campos</i>	

Profesor	Tipo Artículo	Año	Nombre artículo	Publicado en	Estudiante	Graduado
PARRA MICHEL RAMON	Revistas Indizadas	2016	<a href="#">A new single h and multi-h CPM transmitter. ISSN: 1549-8328</a>	IEEE Transactions on Circuits and Systems	Abisai Ramírez-Pérez	
PARRA MICHEL RAMON	Revistas Indizadas	2016	<a href="#">Iterative MIMO Detection and Channel Estimation Using Joint Superimposed and Pilot-Aided Training. ISSN: 1574-017X</a>	Mobile Information Systems	Eduardo Romero Aguirre	
PARRA MICHEL RAMON	Revistas Arbitradas	2016	<a href="#">La modulación espacial, una comparación de las técnicas básicas de transmisión. ISSN 1405-7743</a>	Ingeniería Investigación y Tecnología		
PARRA MICHEL RAMON	Revistas Indizadas	2016	<a href="#">Multiuser MIMO Downlink Transmission Using SSK and Orthogonal Walsh Codes ISSN: 0929-6212</a>	Wireless Personal Communications		
SHKVARKO YURIY	Revistas Arbitradas	2013	<a href="#">DESCRIPTIVE EXPERIMENT DESIGN FRAMEWORK FOR HIGH RESOLUTION IMAGING WITH MULTIMODE ARRAY RADAR SYSTEMS</a>	Applied Radio Electronics (ISSN: 1727-1290)	E. Espadas	
SHKVARKO YURIY	Revistas Indizadas	2013	<a href="#">L2-L1 STRUCTURED DESCRIPTIVE EXPERIMENT DESIGN REGULARIZATION BASED ENHANCEMENT OF FRACTIONAL SAR IMAGERY</a>	SIGNAL PROCESSING (ISSN: 0165-1684)	J. Tuxpan, Stewart R. Santos	
SHKVARKO YURIY	Revistas Arbitradas	2014	<a href="#">A COMPETITIVE DESCRIPTIVE REGULARIZATION MVDR BEAMFORMING APPROACH FOR FEATURE ENHANCED ARRAY RADAR IMAGING</a>	Applied Radio Electronics (ISSN: 1727-1290)	Eduardo Espadas, David E. Castro Palazuelos	
SHKVARKO YURIY	Revistas Indizadas	2015	<a href="#">Modified Commutation-Pruning Technique for Efficient Computation of Composite DFTs, ISSN: 1687-6172</a>	EURASIP Journal on Advances in Signal Processing, (ISSN: 1687-6172)	David E. Castro Palazuelos	
SHKVARKO YURIY	Revistas Arbitradas	2015	<a href="#">Towards the Virtual Remote Sensing Laboratory: Multi-Scale Descriptive Experiment Design Regularization Paradigms</a>	Applied Radio Electronics, (ISSN: 1727-1290)	Juan I. Yañez, Joel A. Amao	
SHKVARKO YURIY	Revistas Indizadas	2016	<a href="#">Radar/SAR Image Resolution Enhancement via Unifying Descriptive Experiment Design Regularization and Wavelet-Domain Processing, ISSN: 1545-598X</a>	IEEE Geoscience and Remote Sensing Letters, (ISSN: 1545-598X)	Juan I. Yañez, Joel A. Amao, Gustavo D. Martín del Campo	
SILLER GONZALEZ PICO MARIO ANGEL	Revistas Indizadas	2013	<a href="#">A GPS-ASSISTED PATH LOSS EXPONENT ESTIMATION FOR POSITIONING IN IEEE 802.11 NETWORKS</a>	International Journal of Distributed Sensor Networks		Ernesto Navarro Álvarez - 2013
SILLER GONZALEZ PICO MARIO ANGEL	Memorias de congresos	2013	<a href="#">A SURVEY OF HYBRID SCHEMES FOR LOCATION ESTIMATION IN WIRELESS SENSOR NETWORKS NOTA: CIIICC 2013. SAN LUIS POTOSÍ, MÉXICO. ABRIL 24-26, 2013</a>	CIIICC 2013	Sergio Alejandro de Gante González 2012-2016	

Profesor	Tipo Artículo	Año	Nombre artículo	Publicado en	Estudiante	Graduado
SILLER GONZALEZ PICO MARIO ANGEL	Memorias de congresos	2013	<a href="#">NOC-BASED HARDWARE FUNCTIONS LIBRARIES FOR RUNNING MULTIPLE DSP ALGORITHMS. PAPER ID: 106</a>	<a href="#">IEEE 2013 International Conference on ReConfigurable Computing and FPGAs (ReConFig)</a>	Blanca Isabel Gea García 2011-2014, José Luis Vázquez Ávila 2012-2015, Remberto Sandoval Arechiga 2013-2016, José Luis Pizano Escalante 2010-2014	
SILLER GONZALEZ PICO MARIO ANGEL	Memorias de congresos	2013	<a href="#">Procedia Technology Volume 7</a>	3rd Iberoamerican Conference on Electronics Engineering and Computer Science, CIECC 2013		
SILLER GONZALEZ PICO MARIO ANGEL	Revistas Indizadas	2014	<a href="#">A Network QoS Framework for Real-time Event Systems in highly Mobile Ad-hoc Environments Nota: [JCR/SCI-E indexed] ISSN: 1665-6423</a>	Journal of Applied Research and Technology	Martha María Hernández Ochoa 2011-2014, Francisco Victorio Robles Vázquez 2008 - 2011	
SILLER GONZALEZ PICO MARIO ANGEL	Revistas Indizadas	2014	<a href="#">A Performance Analysis Framework for WiFi/WiMAX Heterogeneous Metropolitan Networks Based on Cross-Layer Design Nota: [JCR/SCI-E indexed] ISSN: 1550-1329 (Print), ISSN: 1550-1477 (Online)</a>	International Journal of Distributed Sensor Networks	Martha María Hernández Ochoa 2011-2014,	
SILLER GONZALEZ PICO MARIO ANGEL	Memorias de congresos	2014	<a href="#">Modeling and Performance Analysis of PCI Express</a>	Proceedings of the 2014 International Conference on Communications, Signal Processing and Computers 2014	Adan Octavio Ruiz Martinez 2014-2018	
SILLER GONZALEZ PICO MARIO ANGEL	Memorias de congresos	2015	<a href="#">Characterizing the Behavior of "Greenhouse Climate": a LabVIEWTM Application</a>	<a href="#">12th International Conference on Electrical Engineering, Computing Science and Automatic Control (CCE)</a> ,	Ricardo Casas Carrillo 2016-2019	
SILLER GONZALEZ PICO MARIO ANGEL	Revistas Indizadas	2015	<a href="#">Modeling to Estimate the Dimensions of the Wet Bulb in Trickle Irrigation.</a>	TECNOLOGIA Y CIENCIAS DEL AGUA		
SILLER GONZALEZ PICO MARIO ANGEL	Revistas Indizadas	2015	<a href="#">Modelo para estimar la extensión del bulbo de humedecimiento del suelo en riego por goteo Nota: [JCR/SCI-E indexed] ISSN 0187-8336 Nota: ISSN 0187-8336.</a>	Tecnología y Ciencias del Agua		
SILLER GONZALEZ PICO MARIO ANGEL	Revistas Indizadas	2015	<a href="#">OpenAG: A Globally Distributed Network of Food Computing Nota: [JCR/SCI-E indexed] ISSN: 1536-1268</a>	IEEE Pervasive Computing		
SILLER GONZALEZ PICO MARIO ANGEL	Memorias de congresos	2015	<a href="#">Unconventional Signal Processing Architecture for Reconfigurable On-Chip Communication Systems</a>	<a href="#">6th IEEE Latin American Symposium on Circuits and Systems (LASCAS 2015), 2015 International Conference on Feb. 2015</a>	Blanca Isabel Gea García 2011-2014, José Luis Vázquez Ávila 2012-2015, Remberto Sandoval Arechiga 2013-2016,	
SILLER GONZALEZ PICO MARIO ANGEL	Memorias de congresos	2016	<a href="#">An Agent Based Framework for Multi-Sink Wireless Sensor Networks</a>	ENC '16: Proceedings of the Sixteenth Mexican International Conference on Computer Science; ISBN: 978-1-4503-4864-5	Miriam Alejandra Carlos Mancilla 2013-2016	

Profesor	Tipo Artículo	Año	Nombre artículo	Publicado en	Estudiante	Graduado
SILLER GONZALEZ PICO MARIO ANGEL	Memorias de congresos	2016	<a href="#">An Automated Indoor Low-Cost Greenhouse System for Research and Domestic Usage</a>	Impact and Advances of Automatic Control in Latinamerica	Adan Octavio Ruiz Martinez 2014-2018	
SILLER GONZALEZ PICO MARIO ANGEL	Memorias de congresos	2016	<a href="#">CEUR Workshop Proceedings; Vol 1817; ISSN: 1613-0073</a>	ECSW-SP 2016		
SILLER GONZALEZ PICO MARIO ANGEL	Memorias de congresos	2016	<a href="#">Ubiquitous and Future Networks (ICUFN), 2016 Eighth International Conference on; Electronic ISSN: 2165-8536</a>	No aplica		
SILLER GONZALEZ PICO MARIO ANGEL	Revistas Indizadas	2016	<a href="#">Validation of a Model to Estimate the Wet Bulb Dimensions in Drip Irrigation</a>	TECNOLOGIA Y CIENCIAS DEL AGUA		
SILLER GONZALEZ PICO MARIO ANGEL	Revistas Indizadas	2016	<a href="#">Wireless Sensor Networks Formation: Approaches and Techniques Nota: [JCR/SCI-E indexed] ISSN: 1687-725X (Print), ISSN: 1687-7268 (Online).</a>	Journal of Sensors	Miriam Alejandra Carlos Mancilla 2013-2016	
SILLER GONZALEZ PICO MARIO ANGEL	Revistas Indizadas	2017	<a href="#">An efficient reconfigurable ad-hoc algorithm for multi-sink wireless sensor networks</a>	International Journal of Distributed Sensor Networks		Miriam Alejandra Carlos Mancilla - 2016
SILLER GONZALEZ PICO MARIO ANGEL	Memorias de congresos	2017	<a href="#">Internet of vehicles: Cloud and fog computing approaches</a>	2017 IEEE International Conference on Service Operations and Logistics, and Informatics (SOLI 2017); ISBN: 9781509058488		
SILLER GONZALEZ PICO MARIO ANGEL	Memorias de congresos	2017	<a href="#">IOT ARCHITECTURE FOR URBAN AGRONOMY AND PRECISION APPLICATIONS</a>	2017 IEEE International Autumn Meeting on Power, Electronics and Computing (ROPEC 2017); Electronic ISSN: 2573-0770 ; PRINT ISBN: 9781538608203	<i>Felipe Alfonso Ordóñez García 2015-2019</i>	
TORRES ROMAN DENI LIBRADO	Revistas Indizadas	2013	<a href="#">A STUDY OF WAVELET ANALYSIS AND DATA EXTRACTION FROM SECOND-ORDER SELF-SIMILAR TIME SERIES ISSN: 1563-5147 1024-123X</a>	Mathematical Problems in Engineering, ISSN: 1563-5147 1024-123X		
TORRES ROMAN DENI LIBRADO	Revistas Arbitradas	2013	<a href="#">ENTROPY AND FLOW-BASED APPROACH FOR ANOMALOUS TRAFFIC FILTERING ISSN: 2212-0173</a>	Procedia Technology		
TORRES ROMAN DENI LIBRADO	Revistas Indizadas	2014	<a href="#">A FREQUENCY-SELECTIVE I/Q IMBALANCE ANALYSIS TECHNIQUE, ISSN 1536-1276</a>	IEEE Transactions on Wireless Communications, ISSN 1536-1276	<i>R. Rodriguez Avila</i>	
TORRES ROMAN DENI LIBRADO	Revistas Arbitradas	2014	<a href="#">AN EFFICIENT GPU-BASED IMPLEMENTATION OF THE R-MSF-ALGORITHM FOR IMAGING REMOTE SENSING, ISSN: 0302-9743</a>	Lecture Notes in Computer Science, ISSN: 0302-9743	<i>David E. Castro Palazuelos, Daniel Roblez Valdez</i>	
TORRES ROMAN DENI LIBRADO	Revistas Indizadas	2014	<a href="#">RTT PREDICTION IN HEAVY TAILED NETWORK, ISSN: 1089-7798</a>	IEEE Communications Letters, ISSN: 1089-7798		
TORRES ROMAN DENI LIBRADO	Revistas Indizadas	2015	<a href="#">Performance Evaluation of Localization Algorithms for WSNs,</a>	International Journal of Distributed Sensor Networks, ISSN 1550-1329		

Profesor	Tipo Artículo	Año	Nombre artículo	Publicado en	Estudiante	Graduado
			<a href="https://doi.org/10.1155/2015/493930">dx.doi.org/10.1155/2015/493930</a> , ISSN 1550-1329			
TORRES ROMAN DENI LIBRADO	Revistas Indizadas	2015	<a href="https://doi.org/10.1186/s13634-015-0285-z">Unified commutation-pruning technique for efficient computation of composite DFTs;</a> <a href="https://doi.org/10.1186/s13634-015-0285-z">doi:10.1186/s13634-015-0285-z</a>	EURASIP Journal on Advances in Signal Processing; ISSN 1687-6180	<i>David E. Castro Palazuelos</i>	
TORRES ROMAN DENI LIBRADO	Revistas Indizadas	2015	<a href="#">Using Generalized Entropies and OC-SVM with Mahalanobis Kernel for Detection and Classification of Anomalies in Network Traffic</a>	Entropy, ISSN 1099-4300	<i>Jayro Santiago Paz</i>	

## 2. Capítulos publicados

Profesor	Año	Nombre capítulo	Nombre del libro	Estudiante	Graduado
SILLER GONZALEZ PICO MARIO ANGEL	2017	<a href="#">Distributed Methods for Multi-Sink Wireless Sensor Networks Formation</a>	Encyclopedia of Information Science and Technology		Miriam Alejandra Carlos Mancilla - 2016
SILLER GONZALEZ PICO MARIO ANGEL	2015	<a href="#">Localization of a Mobile Node in Shaded Areas</a>	Ad-hoc, Mobile, and Wireless Networks		Salvador Jauregui Ortiz - 2013

### 3. Notas periodísticas

Profesor	Nombre de la nota	Nombre del periódico	Nombre del autor	Estudiante
PARRA MICHEL RAMON	Encuentro de Telecomunicaciones y Análisis de Señales (ETAS) 2016	Nacional		
PARRA MICHEL RAMON	Evento TOP Tamaulipas	Nacional		
PARRA MICHEL RAMON	Los proyectos de investigación en telecomunicaciones no hacen transferencia nacional	Nacional		
PARRA MICHEL RAMON	Publicación de entrevista al Dr. Ramón Parra en el laboratorio de Telecomunicaciones	Nacional		
PARRA MICHEL RAMON	Publicación de una entrevista realizada al Dr. Ramón Parra en el laboratorio de Telecomunicaciones	Nacional		
SHKVARKO YURIY	Programa Técnico del Taller Internacional "CIMAT PI Workshop", Guanajuato, Mexico, October 15-17, 2014	Nacional		
SHKVARKO YURIY	Servicio como Editor Asociado (ASSOCIATE EDITOR) el Revista Internacional "EURASIP Journal of Advances in Signal Processing" (ISSN: 1687-6180)	Extranjero		
SHKVARKO YURIY	Servicio como Editor Asociado (ASSOCIATE EDITOR) en revista Internacional "Aloy Journal of Soft Computing and Applications" (ISSN: 2349-6134)" Editada en Estados Unidos y publicada en la India.	Extranjero		
SHKVARKO YURIY	Servicio como Editor Asociado (ASSOCIATE EDITOR) en Revista Internacional "Journal of Applied Radio Electronics" (ISSN: 1727-1290).	Extranjero		
SHKVARKO YURIY	Tutorial Recipes to the Educational Course: Fundamentals of Radar, Thermosense and Sonar Imaging, Kharkov Polytechnic Institute, Kharkov, Ukraine. (DELIVERED DURING YEARS 1992-1994)	Extranjero		
SHKVARKO YURIY	Tutorial Recipes to the Educational Course: NUMERICAL METHODS, Kharkov Polytechnic Institute, Kharkov, Ukraine. (DELIVERED DURING YEARS 1992-1998)	Extranjero		

## 4. Desarrollo tecnológico

Profesor	Nombre del Desarrollo	Año publicación	Nombre del autor / coautor	Autor / Coautor	Estudiante	Graduado
PARRA MICHEL RAMON	ADIT DETECTOR	0				
PARRA MICHEL RAMON	ADIT DETECTOR	0				
PARRA MICHEL RAMON	ASTECAS	0				
PARRA MICHEL RAMON	ASTECAS	0				
PARRA MICHEL RAMON	CONTROL DE DISPARO SECUENCIAL DE UNA SERIE DE FLASHS ELECTRONICOS	0				
PARRA MICHEL RAMON	CONTROL DE DISPARO SECUENCIAL DE UNA SERIE DE FLASHS ELECTRONICOS	0				
PARRA MICHEL RAMON	CONTROL DE INVENTARIOS MEDIANTE TECNOLOGÍA RFID	0				
PARRA MICHEL RAMON	CONTROL DE INVENTARIOS MEDIANTE TECNOLOGÍA RFID	0				
PARRA MICHEL RAMON	FACTIBILIDAD DE RADIO PUNTO A PUNTO DE ALTO DESEMPEÑO PARA BANDA DE USO LIBRE	0				
PARRA MICHEL RAMON	FACTIBILIDAD DE RADIO PUNTO A PUNTO DE ALTO DESEMPEÑO PARA BANDA DE USO LIBRE	0				
PARRA MICHEL RAMON	HERRAMIENTA PARA EDUCACIÓN E INVESTIGACIÓN DE ALGORITMOS DSP PARA COMUNICACIONES	0				
PARRA MICHEL RAMON	HERRAMIENTA PARA EDUCACIÓN E INVESTIGACIÓN DE ALGORITMOS DSP PARA COMUNICACIONES	0				
PARRA MICHEL RAMON	INTERFAZ DE CARGA USB	0				
PARRA MICHEL RAMON	INTERFAZ DE CARGA USB	0				
PARRA MICHEL RAMON	PROYECTO TRIBU	0				
PARRA MICHEL RAMON	PROYECTO TRIBU	0				
PARRA MICHEL RAMON	RESEARCH ON MULTICORE SYSTEMS	0				
PARRA MICHEL RAMON	RESEARCH ON MULTICORE SYSTEMS	0				
PARRA MICHEL RAMON	Sistema de control de acceso basado en tecnología RFID	0				
PARRA MICHEL RAMON	Sistema de control de acceso basado en tecnología RFID	0				
PARRA MICHEL RAMON	Sistema de registro automático de asistentes a congresos basado en tecnología RFID	0				
PARRA MICHEL RAMON	Sistema de registro automático de asistentes a congresos basado en tecnología RFID	0				
PARRA MICHEL RAMON	TEMPORIZADOR	0				
PARRA MICHEL RAMON	TEMPORIZADOR	0				
SHKVARKO YURIY	PROCESADOR DIGITAL DEL SISTEMA DE FUSION DE IMAGENES FORMADAS POR RADARES MULTICANALES	0				
SHKVARKO YURIY	PROCESADOR DIGITAL DEL SISTEMA MILITAR DE FORMACION DE IMAGENES CON SUPERRESOLUCION	0				



Profesor	Nombre del Desarrollo	Año publicación	Nombre del autor / coautor	Autor / Coautor	Estudiante	Graduado
SHKVARKO YURIY	PROCESADOR DIGITAL DEL SISTEMA PERSPECTIVO DE MAPEO DE LA SUPERFICIE DE LA TIERRA DE ALTA RESOLUCION PARA RECONOCIMIENTO MILITAR.	0				
SHKVARKO YURIY	PROCESADOR DIGITAL DEL SISTEMA PERSPECTIVO MILITAR DE SUPERRESOLUCION DE IMAGENES FORMADAS POR RADARES MULTICANALES	0				
SHKVARKO YURIY	PROCESADOR DIGITAL PARA EL SISTEMA MILITAR DE NAVEGACION AUTONOMA DE MISILES	0				
SHKVARKO YURIY	PROCESADOR DIGITAL PARA EL SISTEMA MILITAR DE NAVEGACION AUTONOMA DE MISILES.	0				
SILLER GONZALEZ PICO MARIO ANGEL	ALGORITMOS DE LOCALIZACION CON APLICACION A REDES DE SENSORES VEHICULARES	0				
SILLER GONZALEZ PICO MARIO ANGEL	DESARROLLO DE SIMULADOR DE SISTEMA LINT (M3, M4)	0				
SILLER GONZALEZ PICO MARIO ANGEL	DESARROLLO DE UN PROTOTIPO DEL CENTRO DE ADMINISTRACION DE LA INFORMACION DE RUTAS DE TRANSPORTE (CAI)	0				
SILLER GONZALEZ PICO MARIO ANGEL	Diseño y Construcción de un Entrenador de Vuelo para el Helicóptero Bell 212	0				
SILLER GONZALEZ PICO MARIO ANGEL	LINT: DESARROLLO DE UN SISTEMA DE TRANSPORTE URBANO AUTOMATIZADO SUSTENTABLE - ETAPA M1	0				
SILLER GONZALEZ PICO MARIO ANGEL	LINT: DESARROLLO DE UN SISTEMA DE TRANSPORTE URBANO AUTOMATIZADO SUSTENTABLE - ETAPA M2	0				
SILLER GONZALEZ PICO MARIO ANGEL	Simulador de un Sistema de Transporte Urbano Automatizado Sustentable (M5)	0				
SILLER GONZALEZ PICO MARIO ANGEL	SOFTWARE DEFINED RADIO RECEIVER BASED ON A CONFIGURABLE DSP AND AN RF SIGMA-DELTA ADC (AZTECAS)	0				
SILLER GONZALEZ PICO MARIO ANGEL	VISUAL FACTORY 2	0				
TORRES ROMAN DENI LIBRADO	CTI CONMUTADOR DIGITAL INTEGRADO EN LA COMPUTADORA	0				
TORRES ROMAN DENI LIBRADO	CTI CONMUTADOR DIGITAL INTEGRADO EN LA COMPUTADORA	0				
TORRES ROMAN DENI LIBRADO	Development of Perspective Automotive Radar-Based Autonomous and Cooperative Adaptive Cruise Control	0				
TORRES ROMAN DENI LIBRADO	EQUIPO ELECTRONICO DE MEDICION DE DEMORAS TELEFONICAS ATENCION A SEÑALES	0				
TORRES ROMAN DENI LIBRADO	EQUIPO ELECTRONICO DE MEDICION DE DEMORAS TELEFONICAS ATENCION A SEÑALES	0				
TORRES ROMAN DENI LIBRADO	HERRAMIENTA DE SOFTWARE PARA EL ESTUDIO DE SERIES DE TIEMPO CON APLICACIONES A INTERNET	0				
TORRES ROMAN DENI LIBRADO	HERRAMIENTA DE SOFTWARE PARA EL ESTUDIO DE SERIES DE TIEMPO CON APLICACIONES A INTERNET	0				
TORRES ROMAN DENI LIBRADO	HERRAMIENTA PARA EL DESARROLLO Y PRUEBAS DE DISPOSITIVOS MANEJADORES DE PAPEL E IMPRESORAS	0				

Profesor	Nombre del Desarrollo	Año publicación	Nombre del autor / coautor	Autor / Coautor	Estudiante	Graduado
TORRES ROMAN DENI LIBRADO	HERRAMIENTA PARA EL DESARROLLO Y PRUEBAS DE DISPOSTIVOS MANEJADORES DE PAPEL E IMPRESORAS	0				
TORRES ROMAN DENI LIBRADO	LA PIZARRA DIGITAL PABX-24 (CONMUTADOR)	0				
TORRES ROMAN DENI LIBRADO	LA PIZARRA DIGITAL PABX-24 (CONMUTADOR)	0				
TORRES ROMAN DENI LIBRADO	METODOLOGIA DE DESARROLLO DE PRODUCTOS CON MICROPROCESADORES	0				
TORRES ROMAN DENI LIBRADO	METODOLOGIA DE DESARROLLO DE PRODUCTOS CON MICROPROCESADORES	0				
TORRES ROMAN DENI LIBRADO	SOFTWARE PARA DISPOSITIVO DE PROTECCION (EN INGLES)	0				
TORRES ROMAN DENI LIBRADO	SOFTWARE PARA DISPOSITIVO DE PROTECCION (EN INGLES)	0				
TORRES ROMAN DENI LIBRADO	STANDARD METHOD FOR DESIGN AND DEVELOPMENT OF SOFTWARE PRODUCTS (IN ENGLISH)	0				
TORRES ROMAN DENI LIBRADO	STANDARD METHOD FOR DESIGN AND DEVELOPMENT OF SOFTWARE PRODUCTS (IN ENGLISH)	0				
TORRES ROMAN DENI LIBRADO	TECHNICAL SPECIFICATION FOR TESTING AND VERIFICATION OF SONET 1-3-12 ARCHITECTURE	0				
TORRES ROMAN DENI LIBRADO	TECHNICAL SPECIFICATION FOR TESTING AND VERIFICATION OF SONET 1-3-12 ARCHITECTURE	0				
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	REPORT ON POWER LINE CARRIER COUPLING STUDIES FOR THE LINE EBNETCOM	0				
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	RTFD-LINE. MODELO DE LÍNEA AÉREA CASI SIMÉTRICA PARA SIMULACIÓN TIEMPO REAL DE TRANSITORIOS ELECTROMAGNÉTICOS EN REDES DE ENERGÍA ELÉCTRICA.	0				
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	RTWB: MODELO MATEMÁTICO DE LÍNEAS Y CABLES POLIFÁSICOS EN EL DOMINIO DE FASES PARA SIMULACIÓN TIEMPO REAL DE SISTEMAS DE POTENCIA.	0				
NAREDO VILLAGRAN JOSE LUIS ALEJANDRO	THE EFFECT OF REPLACING TRANSMISSION LINE SECTIONS BY UNDERGROUND CABLE ON PLC SYSTEMS AND ALTERNATIVES OF COMMUNICATION	0				

## 5. Libros

Profesor	Número de ISBN	Nombre del libro	Año de publicación	Estudiante
PARRA MICHEL RAMON	978-607-05-0735-9	Fundamentos de Comunicaciones Digitales	2015	



### **FUNDAMENTOS DE COMUNICACIONES DIGITALES**

Kontorovich Mazover Valeri

Ramos Alarcón Fernando

Parra Michel Ramón

---

474p. Rústica

23 x 17cm

---

ISBN: 978-607-05-0077-0. Primera Edición, 2009

#### **Resumen**

Este libro concentra las ideas básicas de las comunicaciones digitales, expuestas de una manera amigable y sencilla, pero sin descuidar la base matemática. Para reforzar el estudio de los temas expuestos el libro contiene un gran número de preguntas generales, ejercicios resueltos y ejercicios propuestos. Incluye ejercicios de simulación por computadora mediante programas Matlab, que van desde la manipulación y modificación de los programas contenidos en el texto hasta la creación de pequeños programas de pocas líneas de código Matlab. El libro se desarrolla en torno al concepto de sistemas de comunicación, por lo que al inicio se describen los elementos que componen dichos sistemas. Posteriormente, en los capítulos correspondientes se abordan de manera sistemática los conceptos de las comunicaciones digitales que directa o indirectamente se relacionan con alguno o varios elementos de un sistema de comunicación.

#### **Contenidos**

Capítulo 1. Sistemas de comunicación

Capítulo 2. Sistemas de modulación digital

Capítulo 3. Caracterización de señales

Capítulo 4. Espacio de señales

Capítulo 5. Canales de comunicación

Capítulo 6. Transmisión de datos discretos en canales continuos

Capítulo 7. Principios de la teoría de la información

Capítulo 8. Multiplexaje de señales y canales

Capítulo 9. Métodos de codificación

Capítulo 10. Construcciones de señal-código

Bibliografía

#### **PRECIO DE VENTA AL PÚBLICO: \$ 189.00 M.N.**

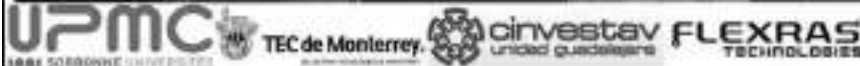
Venta directa en: Subdirección de Vinculación Tecnológica (ENFOCA). Teléfonos: 5747-3800 extensiones 2015 a 2017. Email: [svinculaciont@cinvestav.mx](mailto:svinculaciont@cinvestav.mx)

Av. Instituto Politécnico Nacional # 2508. Edificio Administrativo, Primer Piso. Col. San Pedro Zacatenco. C.P. 07360. México, D.F.

## 7 Reporte Técnico

Profesor	Fecha	Nombre del reporte	Dependencia	Estudiante	Graduado
SILLER GONZALEZ PICO MARIO ANGEL	01/05/2013	D1.4.C: SPECIFICATION OF THE CONFIGURABLE DSP HARDWARE MAC¿SUBLAYER FOR ZIGBEE	CONACYT-ANR, FLEXRAS DE FRANCIA		
SILLER GONZALEZ PICO MARIO ANGEL	17/07/2013	PLAN MAESTRO DE PRUEBAS (MTP) PARA EL SIMULADOR LINT M4	MODUTRAM SA DE CV		
SILLER GONZALEZ PICO MARIO ANGEL	22/07/2013	MANUAL DE USUARIO PARA LA HERRAMIENTA ¿GENERADOR DE DEMANDAS¿	MODUTRAM SA DE CV		
SILLER GONZALEZ PICO MARIO ANGEL	25/07/2013	PRUEBAS DE REQUERIMIENTOS FUNCIONALES DEL SPRINT 1-6. SIMULADOR LINT M4	MODUTRAM SA DE CV		
SILLER GONZALEZ PICO MARIO ANGEL	29/08/2013	SPMP PARA LA IMPLEMENTACIÓN DE LA SUITE DEL SIMULADOR LINT M4	MODUTRAM SA DE CV		
SILLER GONZALEZ PICO MARIO ANGEL	04/11/2013	SRS DE LA SUITE DEL SIMULADOR LINT M4	MODUTRAM SA DE CV		
SILLER GONZALEZ PICO MARIO ANGEL	12/11/2013	DESCRIPCIÓN DEL SOFTWARE DE DISEÑO DEL SIMULADOR LINT M4 (SDD)	MODUTRAM SA DE CV		
SILLER GONZALEZ PICO MARIO ANGEL	25/11/2013	MANUAL DE INSTALACIÓN DEL LINT M4	MODUTRAM SA DE CV		
SILLER GONZALEZ PICO MARIO ANGEL	29/11/2013	MANUAL DE USUARIO DEL LINT M4	MODUTRAM SA DE CV		
SILLER GONZALEZ PICO MARIO ANGEL	07/01/2014	D2.2.B: DESIGN AND IMPLEMENTATION HARDWARE MAC SUBLAYER FOR BLUETOOTH	CONACYT-ANR, FLEXRAS DE FRANCIA		
SILLER GONZALEZ PICO MARIO ANGEL	15/01/2014	CASOS DE PRUEBA FINAL SIMULADOR LINT M4	MODUTRAM SA DE CV		

ANR-FORM-090601-03-01  
CONACYT C0004-2009-01-116575



Deliverable D1.4  
Specification of the configurable DSP  
For WiFi/Bluetooth/ZigBee.

# D1.4.c: Specification of the configurable DSP

## Hardware Mac-sublayer for ZigBee

Date: May 1<sup>th</sup>, 2012

Authors: Adrian Espino Orozco, Ramón Parra Michel, Luis Fernando González Pérez and Mario A. Siller González Pico.

Responsible: Ramón Parra Michel.

Version: 1

Document location: PC\_adrian\ASTECAS\reports\D1\_1\_C\_ZigBee\_ver1.docx

Distribution list: Hassan Aboushady, Mathieu Tuna, Habib Mehrez.

# Plan Maestro de Pruebas (MTP) para el Simulador LINT M4

Versión 1.1

---

Sub Proyecto:  
Simulador LINT M4

**Centro de Investigación y Estudios Avanzados del Instituto Politécnico Nacional  
Unidad Guadalajara**

Av. del Bosque 1145, Colonia El Bajío, Zapopan, 45019, Jalisco, México

Tel: 011 52 33 3777 3600, Fax: 011 53 33 3777 3609

<http://www.gdl.cinvestav.mx/>

**17 Junio 2013**

# Manual de Usuario para la herramienta “Generador de Demandas”.

## Simulador LINT M4

Versión 1.2

---

**Centro de Investigación y Estudios Avanzados del Instituto Politécnico Nacional  
Unidad Guadalajara**

Av. del Bosque 1145, Colonia El Bajío, Zapopan, 45019, Jalisco, México

Tel: 011 52 33 3777 3600, Fax: 011 53 33 3777 3609

<http://www.gdl.cinvestav.mx/>

**Originadores:** Dr. Mario Siller  
Ing. Fiacro Pulido  
Ing. Everardo Salvador  
Ing. Héctor López  
Ing. Victorio Robles

**22 Julio 2013**



# **Pruebas de Requerimientos Funcionales del Sprint 1-6. Simulador LINT M4.**

Versión 1.3

---

**Centro de Investigación y Estudios Avanzados del Instituto Politécnico Nacional  
Unidad Guadalajara**

Av. del Bosque 1145, Colonia El Bajío, Zapopan, 45019, Jalisco, México

Tel: 011 52 33 3777 3600, Fax: 011 53 33 3777 3609

<http://www.gdl.cinvestav.mx/>

**Originadores: Dr. Mario Siller  
Ing. Victorio Robles**

**18 Diciembre 2013**

# **SPMP para la Implementación de la suite del Simulador LINT M4.**

Versión 3.5

**Proyecto:** Desarrollo de un Sistema de Transporte Urbano  
Automatizado Sustentable (LINT)

**Subproyecto:** Implementación de la suite del Simulador LINT M4.

**Centro de Investigación y de Estudios Avanzados del Instituto Politécnico  
Nacional  
Unidad Guadalajara**

**Dirección:**  
Av. del Bosque 1145, Colonia El Bajío, Zapopan, 45019, Jalisco, México  
Tel: 011 52 33 3777 3600, Fax: 011 53 33 3777 3609

**<http://www.gdl.cinvestav.mx/jcinv/html/cinvestav/ubicacion.htm>**

**Originadores:** Dr. Mario Siller  
Ing. Fiacro Pulido

# MODUTRAM

Nombre del documento: **SRS de la suite del simulador LINT M4.**

Versión 2.2  
04 Noviembre 2013

Autor: **CINVESTAV Unidad Guadalajara**

Dirección: Av. del Bosque 1145, Colonia El Bajío, CP 45019.  
Zapopan, Jalisco, México  
Tel: 011 52 33 3777 3600, Fax: 011 53 33 3777 3609  
<http://www.qdl.cinvestav.mx/>

Originadores: **Dr. Mario Siller  
MC. Salvador Jáuregui  
Ing. Andrea Garduño  
Ing. Jairo Salazar  
MC. Victorio Robles  
Ing. Fiacro Pulido**

# MODUTRAM

## Descripción del software de diseño del simulador LINT M4 (SDD)

Versión 3.4

---

Proyecto:  
Desarrollo de un Sistema de Transporte Urbano  
Automatizado Sustentable (LINT M4)

**Centro de Investigación y Estudios Avanzados del Instituto Politécnico Nacional  
Unidad Guadalajara**

Av. del Bosque 1145, Colonia El Bajío, Zapopan, 45019, Jalisco, México

Tel: 011 52 33 3777 3600, Fax: 011 53 33 3777 3609

<http://www.gdl.cinvestav.mx/>

Originadores: **Dr. Mario Siller**  
**Ing. Everardo Salvador**

**12 Noviembre 2013**

# Manual de Usuario del LINT M4

Versión 1.3

---

**Centro de Investigación y Estudios Avanzados del Instituto Politécnico Nacional  
Unidad Guadalajara**

Av. del Bosque 1145, Colonia El Bajío, Zapopan, 45019, Jalisco, México

Tel: 011 52 33 3777 3600, Fax: 011 53 33 3777 3609

<http://www.gdl.cinvestav.mx/>

**Originadores:**

**Dr. Mario Siller**

**Ing. Fiacro Pulido**

**Ing. Everardo Salvador**

**Ing. Héctor López**

**Ing. Victorio Robles**

**29 Noviembre 2013**

xANR-FORM-090601-03-01

CONACYT C0004-2009-01-116575



Deliverable D2.2  
Specification of the MAC layers architectures  
For WiFi/Bluetooth/ZigBee.

## D2.2.b: Design and implementation

### Hardware Mac-sublayer for Bluetooth

Date: Jan 7<sup>th</sup>, 2014

Authors: Jorge Mario Sánchez Venegas, Ramón Parra Michel, Luis Fernando González Pérez and Mario A. Siller González Pico.

Responsible: Ramón Parra Michel.

Version: 1

Document location: rparra\ASTECAS\reports\D2\_2\_C\_ZigBee\_ver1.docx

Distribution list: Hassan Aboushady, Mathieu Tuna, HabibMehrez.

# **Casos de Prueba Final**

## **Simulador LINT M4.**

Versión 1.2.1

---

**Centro de Investigación y Estudios Avanzados del Instituto Politécnico Nacional  
Unidad Guadalajara**

Av. del Bosque 1145, Colonia El Bajío, Zapopan, 45019, Jalisco, México

Tel: 011 52 33 3777 3600, Fax: 011 53 33 3777 3609

<http://www.gdl.cinvestav.mx/>

**Originadores: Dr. Mario Siller  
Ing. Fiacro Pulido  
Ing. Everardo Salvador  
Ing. Héctor López  
Ing. Victorio Robles**

15 de Enero de 2014

## 8. Participación de congresos

Profesor	Año	Nombre del trabajo	Presentado o publicado en	País	Estudiante	Graduado
ORTEGA CISNEROS SUSANA	2013	ANALYSIS, OPTIMIZATION AND SIMULATION USING ANSYS WORKBENCH OF A CAPACITIVE MEMS MICROPHONE WITH SURFACE MICROMACHINING TECHNOLOGY	1er Congreso Iberoamericano de Instrumentación y Ciencias Aplicadas CIICA (SOMI XXVIII)	MEXICO		
ORTEGA CISNEROS SUSANA	2013	ARQUITECTURA DUAL CORE EMPLEANDO MICROBLAZE PARA EL	IX Semana Nacional de Ingenieria Electronica	MÉXICO		
ORTEGA CISNEROS SUSANA	2013	DESIGN AND IMPLEMENTATION OF A DELTA TYPE PARALLEL ROBOT	IEEE-CinvesROB 2013. 1ER. Robotic Workshop.	MÉXICO		
ORTEGA CISNEROS SUSANA	2013	DISEÑO E IMPLEMENTACIÓN DE UNA TARJETA DE EVALUACIÓN PEDAGÓGICA PARA DISPOSITIVOS RECONFIGURABLES	1er Congreso Iberoamericano de Instrumentación y Ciencias Aplicadas CIICA (SOMI XXVIII)	MÉXICO		
ORTEGA CISNEROS SUSANA	2013	DISEÑO Y ANALISIS DE MICROFONOS MEMS CAPACITIVOS CON DIAFRAGMAS SOPORTADOS POR RESORTES	1er Congreso Iberoamericano de Instrumentación y Ciencias Aplicadas CIICA (SOMI XXVIII)	MÉXICO		
ORTEGA CISNEROS SUSANA	2013	<a href="#">EVENT-BASED IMAGE PROCESSING USING A NEUROMORPHIC VISION SENSOR</a>	Power, Electronics and Computing (ROPEC), 2013 IEEE International Autumn Meeting	MÉXICO		
ORTEGA CISNEROS SUSANA	2013	<a href="#">FPGA ELECTRONIC BOARD AND TEST BENCH FOR UNMANNED AERIAL VEHICLES</a>	1er. Congreso Internacional y 3er. Congreso Nacional de Ciencia y Tecnología Aeroespacial.	MÉXICO		
ORTEGA CISNEROS SUSANA	2013	FPGA IMPLEMENTATION OF A HARDWARE ACCELERATOR TO APPLY IMAGE EQUALIZATION ALGORITHM	1er Congreso Iberoamericano de Instrumentación y Ciencias Aplicadas CIICA (SOMI XXVIII)	MÉXICO		
ORTEGA CISNEROS SUSANA	2013	HARMONIC ANALYSIS OF MEMS STRUCTURES TO IDENTIFY THE FREQUENCY RESPONSE ORIENTED TO ACOUSTIC APPLICATIONS	VI International Conference on Surfaces, Materials and Vacuum, [MEMS-321]	MÉXICO		
ORTEGA CISNEROS SUSANA	2013	<a href="#">HW / SW CO-DESIGN OF A SPECIFIC ACCELERATOR FOR ROBOTIC COMPUTER VISION.</a>	IEEE-CinvesROB 2013. 1ER. Robotic Workshop.	MÉXICO	<i>Miguel Carrasco, Adrian Pedroza</i>	
ORTEGA CISNEROS SUSANA	2013	IMPLEMENTACIÓN EN HARDWARE RECONFIGURABLE DE DOS ARQUITECTURAS PARA ECUALIZADORES DE IMÁGENES EN NIVELES DE GRIS	1er Congreso Iberoamericano de Instrumentación y Ciencias Aplicadas CIICA (SOMI XXVIII)	MÉXICO		
ORTEGA CISNEROS SUSANA	2013	MEMS-BASED ENERGY HARVESTERS: A REVIEW	VI International Conference on Surfaces, Materials and Vacuum, [MEMS-159]	MÉXICO		
ORTEGA CISNEROS SUSANA	2013	PROFILING NETWORKS ON-CHIP PERFORMANCE WITH A SOFTWARE SIMULATOR	1er Congreso Iberoamericano de Instrumentación y Ciencias Aplicadas CIICA (SOMI XXVIII)	MÉXICO		



Profesor	Año	Nombre del trabajo	Presentado o publicado en	País	Estudiante	Graduado
ORTEGA CISNEROS SUSANA	2014	<a href="#">A DIGITAL PREDISTORTION TECHNIQUE BASED ON A NARX NETWORK TO LINEARIZE GAN CLASS F POWER AMPLIFIERS</a>	IEEE 57th International Midwest Symposium on Circuits and Systems (MWSCAS). ISBN: 978-1-4799-4133-9	UNITED STATES	<i>Aguilar Lobo, Alberto García</i>	
ORTEGA CISNEROS SUSANA	2014	ACELERADOR RECONFIGURABLE PARA PROCESAMIENTO DE ALGORITMOS EN PARALELO.	XIV Jornadas de Computación Reconfigurable y Aplicaciones (JCRA 2014). ISBN:978-84-697-0971-9.	SPAIN		
ORTEGA CISNEROS SUSANA	2014	CHARACTERIZATION TECHNIQUE TO IMPLEMENT SELF-TIMED CELLS FOR VLSI DESIGN BLOCKS. ISBN:978-84-697-0971-9	11th International Conference on Electrical Engineering, Computing Science and Automatic Control (CCE). ISBN: 978-1-4799-6230-3	MÉXICO		
ORTEGA CISNEROS SUSANA	2014	DISEÑO E IMPLEMENTACIÓN DE INSTRUMENTACIÓN PARA LABORATORIO DE USO PEDAGÓGICO.	XXIX Congreso de Instrumentacion (SOMI)	MÉXICO		
ORTEGA CISNEROS SUSANA	2014	DISEÑO E IMPLEMENTACIÓN EN FPGA DE UNA UNIDAD DE CÁLCULO PARA POSICIONAMIENTO ANGULAR DE UN UAV (QUADCOPTER).	XIV Jornadas de Computación Reconfigurable y Aplicaciones (JCRA 2014). ISBN: 978-84-697-0971-9	SPAIN		
ORTEGA CISNEROS SUSANA	2014	HARDWARE / SOFTWARE CO-DESIGN FOR ACCELERATION OF IMAGE PROCESSING USING FPGA	IX Southern Conference on Programmable Logic (SPL). ISBN:978-1-4799-6848-0	ARGENTINA		
ORTEGA CISNEROS SUSANA	2014	IMPLEMENTACIÓN EN FPGA DE UN AUTÓMATA CELULAR PARA OPERACIONES MORFOLÓGICAS EN IMÁGENES BINARIAS	Avances en Tecnologías de la Información, Mecatrónica y Tecnología de los Materiales	MEXICO		
ORTEGA CISNEROS SUSANA	2014	<a href="#">IMPLEMENTATION OF A NARX NEURAL NETWORK IN A FPGA FOR MODELING THE INVERSE CHARACTERISTICS OF POWER AMPLIFIERS</a>	IEEE 57th International Midwest Symposium on Circuits and Systems (MWSCAS). ISBN: 978-1-4799-4133-9	UNITED STATES OF AMERICA	<i>J. Renteria, Aguilar Lobo</i>	
ORTEGA CISNEROS SUSANA	2014	IMPLEMENTATION OF A SPIKING DIGITAL NEURON IN RECONFIGURABLE HARDWARE	XIV Jornadas de Computación Reconfigurable y Aplicaciones (JCRA 2014). ISBN:978-84-697-0971-9	SPAIN		
ORTEGA CISNEROS SUSANA	2014	LIM REAL TIME TRANSIENTS SIMULATION ON FPGA	XIV Jornadas de Computación Reconfigurable y Aplicaciones (JCRA 2014). ISBN:978-84-697-0971-9	SPAIN		
ORTEGA CISNEROS SUSANA	2014	PROPOSAL FOR A MEMS DEVICES ARRAY TO EMULATE THE BEHAVIOR OF A HUMAN COCHLEA	VII International Conference on Surfaces, Materials and Vacuum	MÉXICO		
ORTEGA CISNEROS SUSANA	2014	<a href="#">SILICON-BASED PASSIVE INDUCTORS</a>	XVI IEEE Autumn Meeting of Power, Electronics and Computer Science ROPEC 2014 INTERNACIONAL. ISBN:978-1-4799-5683-8	MÉXICO	<i>Edgardo Ortega Oralia Nolasco</i>	
ORTEGA CISNEROS SUSANA	2014	<a href="#">SPACE-TIME AER PROTOCOL RECEIVER ASYNCHRONOUSLY CONTROLLED ON FPGA</a>	11th International Conference on Electrical Engineering, Computing Science and Automatic Control (CCE). ISBN:978-1-4799-6230-3	MÉXICO		
SHKVARKO YURIY	2013	<a href="#">FEATURE-ENHANCED RECOVERY OF LOW RESOLUTION RADAR IMAGERY BASED ON METRICS STRUCTURED EXPERIMENT DESIGN REGULARIZATION</a>	International Radar Symposium (IRS-2013)	GERMANY	<i>Gustavo D. artín del campo, Juan Isarel Yañez</i>	

Profesor	Año	Nombre del trabajo	Presentado o publicado en	País	Estudiante	Graduado
SHKVARKO YURIY	2013	<a href="#">HIGH-RESOLUTION RECOVERY OF SPATIAL REFLECTIVITY MAPS IN HARSH SENSING SCENARIOS</a>	2013 23th International conference on Electronics, Communications and Computing	MEXICO	Gustavo D. artín del campo, Juan Isarel Yañez	
SHKVARKO YURIY	2013	<a href="#">RECONSTRUCTION OF REMOTE SENSING IMAGERY VIA FUSED MULTIMODE NEURAL NETWORK COMPUTING</a>	2013 23th International conference on Electronics, Communications and Computing	MEXICO	Stewart R. Santos , José Tuxpan	
SHKVARKO YURIY	2013	<a href="#">TOWARDS SUPER-RESOLUTION COMPUTATIONAL IMAGING WITH GOESTAR CONFIGURED MM-BAND SENSOR ARRAY RADAR: AN AGGREGATED ADAPTIVE BEAMFORMING COMPRESSED SENSING APPROACH</a>	International Symposium on Physics and Engineering of Microwaves, Millimeter and Submillimeter Waves (MSMW¿2013)	UKRAINE	V. E. Espadas	
SHKVARKO YURIY	2014	<a href="#">A NOVEL NEURAL NETWORK COMPUTING BASED WAY TO SENSOR AND METHOD FUSION IN HARSH OPERATIONAL ENVIRONMENTS</a>	2014 International Workshop on Artificial Neural Networks and Intelligent Information Processing, ANNIIP 2014, in conjunction with ICINCO 2014	AUSTRIA	J.I. Yañez, G.D. Martin del Campo	
SHKVARKO YURIY	2014	<a href="#">DESCRIPTIVE EXPERIMENT DESIGN RESTRUCTURED MVDR BEAMFORMING TECHNIQUE FOR ENHANCED IMAGING WITH UNFOCUSED SAR SYSTEMS</a>	19th Iberoamerican Conference on Pattern Recognition, CIARP 2014	MEXICO	Joel Amao Oliva	
SHKVARKO YURIY	2014	<a href="#">MULTILEVEL DESCRIPTIVE EXPERIMENT DESIGN REGULARIZATION FRAMEWORK FOR SPARSITY PRESERVING ENHANCEMENT OF RADAR IMAGERY IN HARSH SENSING ENVIRONMENTS</a>	2014 IEEE International Conference on Acoustics, Speech and Signal Processing (ICASSP 2014)	ITALY	J.I. Yañez, G.D. Martin del Camp,o, V.E. Espadas	
SHKVARKO YURIY	2014	<a href="#">RADAR TOMOGRAPHY USING MIMO NOISE RADAR WITH BEAM SYNTHESIS</a>	2014 IEEE International Conference on Acoustics, Speech and Signal Processing (ICASSP¿2014)	ITALY		
SHKVARKO YURIY	2014	<a href="#">SPATIALLY ADAPTIVE REGULARIZATION FOR FEATURE ENHANCED IMAGING IN HARSH SENSING ENVIRONMENTS</a>	24th International conference on Electronics, Communications and Computing (CONIELECOMP¿2014)	MEXICO	Joel Amao Oliva	
SHKVARKO YURIY	2014	<a href="#">TOWARDS SUPER-RESOLUTION RECOVERY OF MICROWAVE SENSOR IMAGERY: A UNIFIED DESCRIPTIVE EXPERIMENT DESIGN REGULARIZATION FRAMEWORK WITH PROJECTIONS ONTO NESTED RESOLUTION FRAMES</a>	2014 IEEE Intern. Symposium on Geoscience and Remote Sensing (IGRSS¿2014)	CANADA	J.I. Yañez, G.D. Martin del Campo	
SHKVARKO YURIY	2015	<a href="#">A Comparative Study of Tomographic SAR Focusing Methods</a>	12th European Radar Conference (ERC¿2015)	FRANCE	Gustavo Martín del Campo	
SHKVARKO YURIY	2015	<a href="#">MULTIFRAME RESOLUTION RECOVERY OF RADAR IMAGERY: TOWARDS SUPER-RESOLUTION SENSING</a>	2015 IEEE Intern. Symposium on Geoscience and Remote Sensing (IGARSS-2015)	ITALY	J.I. Yañez, G.D. Martin del Campo	
SHKVARKO YURIY	2015	<a href="#">SAR TOMOGRAPHIC TECHNIQUE BASED ON FUSION OF THE PRONY-INSPIRED PARAMETRIC AND MVDR-INSPIRED NON-PARAMETRIC DOA SPATIAL SPECTRAL ESTIMATORS</a>	International Radar Symposium (IRS¿2015)	GERMANY	Gustavo Martín del Campo, Juan I. Yañez	
SHKVARKO YURIY	2015	<a href="#">UNIFIED DESCRIPTIVE EXPERIMENT DESIGN REGULARIZATION AND COMPONENT DICTIONARY-BASED IMAGE RESTORATION APPROACH FOR ENHANCED RADAR/SAR SENSING</a>	2015 IEEE Intern. Symposium on Geoscience and Remote Sensing (IGARSS-2015)	ITALY		

Profesor	Año	Nombre del trabajo	Presentado o publicado en	País	Estudiante	Graduado
SILLER GONZALEZ PICO MARIO ANGEL	2014	<a href="#">Internet de las cosas: oportunidades para el agro</a>	Foro Internacional de Políticas Públicas para el Impulso al Emprendimiento Científico y Tecnológico en México	MÉXICO		
SILLER GONZALEZ PICO MARIO ANGEL	2015	<a href="#">El Futuro de la Salud con el IoT y Dispositivos Médicos Conectados.</a>	Foro de Innovación en Ciencias de la Salud e Internet de las Cosas	MÉXICO		
SILLER GONZALEZ PICO MARIO ANGEL	2016	<a href="#">Enlightening Talks 2: Science, Technology and Innovation in Mexico</a>	Emerging Worlds Workshop, Camera Culture Group, MIT Media Lab	UNITED STATES OF AMERICA		
SILLER GONZALEZ PICO MARIO ANGEL	2017	<a href="#">Antes y después del IoT</a>	International Conferenece on Computer Networks Applications (ICNA) 2017	MÉXICO		
SILLER GONZALEZ PICO MARIO ANGEL	2017	<a href="#">Architecting the ICT layer for the Complexity of Cities</a>	2° Taller sobre Inteligencia Urbana en el contexto de América Latina @Guadalajara	MÉXICO		
SILLER GONZALEZ PICO MARIO ANGEL	2017	<a href="#">La ciudad como un sistema complejo</a>	Taller en Inteligencia Urbana en el contexto de América Latina	MÉXICO		